



P.C.B板布局  
公差 ±0.05

### 技术条件:

#### 电气性能:

1. 额定电压: 125V AC RMS.
2. 额定电流: 1.5 AMP.
3. 接触电阻: 30mΩ 最大。
4. 绝缘电阻: 500MΩ 最小@500V DC.
6. 耐电压: 1000V (AC 50Hz RMS) 1分钟。

#### 机械性能:

1. 基座材料: 加纤聚酯 UL 94V-0.
2. 端子材料: 磷青铜 T=0.80mm.
3. 电镀要求: 镀锡。
4. 测试寿命: ≥750循环。
6. PCB焊接点保持力: 1LB 最小。

#### 环境测试:

1. 操作温度: -40° C - +85° C
2. 操作湿度: 90~95% (40±2° C)

凱帛企業有限公司 KABOE ENTERPRISE CO.,LTD.		
Name Pitch:3.8mm IDC DIP V/T 8PIN TYPE(板端)		
Drawing No. IDC-3.8-2002-0801N		
D-R	-HK-	APPD
General Tolerances:	Unit:	Scale:
X. ±0.3	mm	ROM
.X ±0.2		
.XX ±0.15		
ANG. ±1°		